

品质保证4				
第·	一章	系统概述	5	
	<b>—</b> .	系统结构布局图	5	
	<u> </u>	接口说明	5	
	Ξ.	入门	6	
	1	. 特点	6	
	2	,	7	
	3	<i>,头驱柱庁有甲:</i> DSP部分	/ 7	
		CPLD部分	7	
	4	. 技术指标	8	
	5	. 原理图	8	
第.	二章	系统说明	9	
	1.	时钟电路	9	
	2. 1	DSP JTAG	9	
	3. I	_CD接口	9	
	4. <i>1</i>	AD输入口	9	
	5.		9	
	5.	CPLD JIAG	9	
第.	三章	扩展接口定义	10	
	仿真	-器头定义	10	
	CPL	管脚映射表	11	
第	四章	▶ ■ DSP开发软件说明	12	
	石雨 /丹	-)准久	12	
	咬口 一.	HS2407+CPLD开发学习板的实验程序说明。	12	
	ţ	四何开始DSP编程	14	
	1	. <i>安装CCS</i>	14	
	2	. 运行CCS	14	
	3	<i>. 新建一个工程</i>	14	
	4	. 选择路径	15	
	5 6	· 浴川源又什,	15	
	7	。	.17	
	8	LOAD 程序	18	
	9	单步运行程序	19	
	1	0. 单步跟踪或全速运行	19	
第	五章	实验指导(DSP部分)	20	
		<b><sup>2</sup>—</b> <sup>2</sup> <b>—</b>	20	
		CMD文件设置	20	
	Ξ.	DSP实验指导	21	
	4	<i>实验一</i> Timer1 <i>测试</i>	21	
	5	<u> </u>	21	
	j.	安验三. 外部RAM高32K测试	22	
	5- 	< 短四, 女健和定与灯	23	
	シャ	<迎ユ・D/A 天辺 定验六 A/D	24	
	シュ	(1) (1) (1) (1) (1) (1) (1) (1) (1) (1)	25	
	-	实验儿,PWM电机控制实验	27	



实验力,串口通讯实验	
x + B + B + CD + x + CD	
$ \overline{x}$ $\overline{x}$ $\overline{x}$ $\overline{x}$ $\overline{x}$ $\overline{x}$ $\overline{x}$	30
文盤十一 外扩FFPROM 读写宏验	31
文验十二 为护力时间的时候与文验	33
文验于二 少又记忆以风 定验十四 <i>海水</i> 打定验	
<u> </u>	
关型 / LI EMINI例以	
第六章 如何烧写FLASH	
一、安装烧写插件	35
1 正确字基CCS 和C2000的悠写插件	35
安装烧写软件	35
烧写FLASH注意事项	
2. 运行CCS	36
二、烧写FLASH	36
<u>1 烧写中断向量</u>	36
(1)、硬件准备	
(2) 烧写	
2 烧写用户程序	
(1) 硬件准备	
(2) 软件设置修改	
(3)、重新编译	
(4)、烧写	
3、关于中断向量表	
第七章 QUARTUSII 安装指南	
1 前四台壮江应	10
1. <b></b>	
2. 安衮SP2。	
3.	
第八章、 ALTERA QUATUSII 5.0 使用介绍	
1 +	47
1.	
2. QUATUSII 设计过程	
2.1. 建立工程	
2.2. 建立设计	
2.2.1 使用quatusII block editor 建立原理图文件	
2.2、2 使用Quartus II Text Editor	
2.2.5 使用 Veniog HDL、VHDL 与 AHDL	
5. 编庠尓旨反丌	
4. 切具工程选择新建OTHER FILES 建立.VMF 义件	
分能设备与官脚分能设备:	
6. 程序下载	
7. 调试与软件逻辑分析仪的使用	
7.1. 设置和运行 SignalTap II 逻辑分析器	
第九章 PLD实验指导	61
立哈── PWM控制立哈	61
∧ஊ ・1001⊥147,☆	01 ٤٦
·/±//卫旦. 一	
—, <i>大池以任</i>	
头短— 孤小为 头短	61
一. <u>住</u>	
<i>头缆过程</i> :	61
	61
头验三 BCD 七段显示译码器头验	
实验三 BCD 七段显示译码器实验	61

page:2



一一一一分心的用	61
<i>头</i> 迎	
二, 头冠安米	
四. 实验报告要求	
<i>五. 问题与思考</i> :	
实验四 分频器实验(VHDL)	
<i>一. 实验目的</i>	
<i>二. 实验说明</i>	
<i>三. 实验要求</i>	
四. 实验报告要求	
实验五 按键控制LED实验	
一.程序位置:	
一实验过程	63
<u>二,八元,</u> 字验六 音乐演奏	64
一 程序位置·	64
- <i>贡 </i>	64
一· <i>天型风壮</i> ····································	64
关验·L 继电偷江前关验	
一. <u>/庄/才似.自</u> :	
实验八 步进电机控制实验	
一. <i>程序位置</i> :	
二.实验过程:	
实验九 LCD 显示实验	
一 <i>实验目的</i>	
<i>二 实验说明</i>	
	6
XX	
X	